

日本国特許 FCEIVED

JAPAN PATENT OFFICE

FEB 27 2002

TC:2800 HAIL ROOM

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2001年 4月23日

出 願 番 号

Application Number:

特願2001-124300

出 願 人 Applicant(s):

古河電気工業株式会社

WPAN)

2001年 6月15日

特許庁長官 Commissioner, Japan Patent Office





特2001-124300

【書類名】

特許願

【整理番号】

A01088

【提出日】

平成13年 4月23日

【あて先】

特許庁長官 殿

【国際特許分類】

H01S 03/18

【発明の名称】

半導体レーザ素子及びその作製方法

【請求項の数】

10

【発明者】

【住所又は居所】

東京都千代田区丸の内2丁目6番1号 古河電気工業株

式会社内

【氏名】

清水 均

【発明者】

【住所又は居所】

東京都千代田区丸の内2丁目6番1号 古河電気工業株

式会社内

【氏名】

熊田 浩仁

【特許出願人】

【識別番号】

000005290

【氏名又は名称】

古河電気工業株式会社

【代表者】

古河 潤之助

【代理人】

4

【識別番号】

100096231

【弁理士】

【氏名又は名称】

稲垣 清

【選任した代理人】

【識別番号】

100095326

【弁理士】

【氏名又は名称】

畑中 芳実

【先の出願に基づく優先権主張】

【出願番号】

特願2000-230553

【出願日】

平成12年 7月31日

【手数料の表示】

【予納台帳番号】 029388

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 9305593

【包括委任状番号】 9302325

【プルーフの要否】 要

1

【書類名】 明細書

【発明の名称】 半導体レーザ素子及びその作製方法

【特許請求の範囲】

【請求項1】 GaAs基板上に、光を発生する活性層と、光を閉じ込めるクラッド層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板に平行な方向にレーザ光を放射する端面出射型半導体レーザ素子、又は基板上に、一対の半導体多層膜反射鏡と、一対の半導体多層膜反射鏡の間に配置され、光を発生する活性層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板に直交する方向にレーザ光を放射する面発光型半導体レーザ素子において

上記活性層が、III 族中の I n組成が 30%以上の G a_x I n_{1-x} A s_{1-y} S b_y 井戸層($0.003 \le y \le 0.008$)を有する単一又は多重量子井戸構造として形成されていることを特徴とする半導体レーザ素子。

【請求項2】 発光波長が1.18 μ m以上であることを特徴とする請求項1に記載の半導体レーザ素子。

【請求項3】 GaAs基板上に、光を発生する活性層と、光を閉じ込めるクラッド層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板に平行な方向にレーザ光を放射する端面出射型半導体レーザ素子、又は基板上に、一対の半導体多層膜反射鏡と、一対の半導体多層膜反射鏡の間に配置され、光を発生する活性層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板に直交する方向にレーザ光を放射する面発光型半導体レーザ素子において

上記活性層が、III 族中の I n組成が 30%以上の $Ga_xIn_{1-x}As_{1-y1-y2}N_{y1}Sb_{y2}$ 井戸層(但し、0<y1<0.03、 $0.002\le y2\le 0.06$)を有する単一又は多重量子井戸構造として形成されていることを特徴とする半導体レーザ素子。

【請求項4】 障壁層が、 GaN_yAs_{1-y} (0<y<0.05) 層として形成されていることを特徴とする請求項3に記載の半導体レーザ素子。

【請求項5】 GaAs基板上に、光を発生する活性層と、光を閉じ込める

クラッド層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板 に平行な方向にレーザ光を放射する端面出射型半導体レーザ素子、又は基板上に 、一対の半導体多層膜反射鏡と、一対の半導体多層膜反射鏡の間に配置され、光 を発生する活性層とを有し、発生した光からレーザ光を得る共振器構造を備えて 、基板に直交する方向にレーザ光を放射する面発光型半導体レーザ素子において

上記活性層が、III 族中の I n組成が 30%以上の G a_x I n_{1-x} A $s_{1-y1-y2}$ N y_1 S b y_2 井戸層(但し、 0 < y 1 < 0 . 0 3)を有する単一又は多重量子井戸構造として形成され、

障壁層が、 GaN_yAs_{1-y} (0<y<0.05)層として形成されていることを特徴とする半導体レーザ素子。

【請求項6】 発光波長が1.24μm以上であることを特徴とする請求項3から5のうちのいずれか1項に記載の半導体レーザ素子。

【請求項7】 III 族中の I n組成が30%以上の $Ga_xIn_{1-x}As_{1-y}S$ b_y 井戸層(但し、0.003 $\leq y \leq 0$.008)を有する単一又は多重量子井戸構造の活性層を備える半導体レーザ素子の作製方法であって、

各化合物半導体層を分子線エピタキシー法によりエピタキシャル成長させて、 共振器構造を構成する化合物半導体層の積層構造を形成することを特徴とする半 導体レーザ素子の作製方法。

【請求項8】 III 族中のI n組成が30%以上の $Ga_xIn_{1-x}As_{1-y1-y}2^Ny_1Sb_{y2}$ 井戸層(但し、 $y1<0.03.0.002\le y2\le 0.06$)を有する単一又は多重量子井戸構造の活性層を備える半導体レーザ素子の作製方法であって、

各化合物半導体層を分子線エピタキシー法によりエピタキシャル成長させて、 共振器構造を構成する化合物半導体層の積層構造を形成することを特徴とする半 導体レーザ素子の作製方法。

【請求項9】 III 族中のI n組成が30%以上のG a x I n 1-x A s 1-y1-y 2^N y1 S b y2 井戸層(但し、y 1 < 0.03、0.002 ≤ y 2 ≤ 0.06)及びG a A s 障壁層を有する単一又は多重量子井戸構造の活性層を備える半導体レ

ーザ素子の作製方法であって、

共振器構造を構成する化合物半導体層の積層構造を形成した後、 $Ga_xIn_{1-x}As_{1-y_1-y_2}N_{y_1}Sb_{y_2}$ 井戸層のy1が、0<y1<0. 007のとき、積層構造に570℃以上630℃以下の範囲の温度で熱処理を施し、0. $007 \le y1$ <0. 03のとき、積層構造に670℃以上730℃以下の範囲の温度で熱処理を施すことを特徴とする半導体レーザ素子の作製方法。

【請求項10】 III 族中のIn組成が30%以上の $Ga_xIn_{1-x}As_{1-y1}-y2^Ny1^Sb_{y2}$ 井戸層(但し、y1<0.03、0.002 $\leq y2\leq 0.06$)及び GaN_yAs_{1-y} (0<y<0.05) 障壁層を有する単一又は多重量子井戸構造の活性層を備える半導体レーザ素子の作製方法であって、

共振器構造を構成する化合物半導体層の積層構造を形成した後、積層構造に6 75℃以上725℃以下の範囲の温度で熱処理を施すことを特徴とする半導体レ ーザ素子の作製方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、半導体レーザ素子に関し、更に詳細には、低しきい値で、温度特性に優れた、主として発光波長0.9 μ mから1.65 μ mの半導体レーザ素子、特に、波長1.2 μ mから1.3 μ m帯の長波長帯の半導体レーザ素子に関するものである。

[0002]

【従来の技術】

発光波長1. 2から1. 3 μ m帯の半導体レーザ素子が、光通信加入者用のデバイスの光源として注目されている。

従来、発光波長1. 3μ m帯の半導体レーザ素子として、InP基板上に形成されたGaInAsP系半導体レーザ素子が開発されているものの、この材料系は、しきい値の特性温度が50K~70Kと低く、温度特性が悪いことが問題になっている。

半導体レーザをデバイスの光源として各家庭に配置するためには、レーザ送信

モジュールの低価格化が必要であって、冷却素子を必要としない、温度特性に優れた長波長帯半導体レーザが強く求められている。

[0003]

そこで、温度特性に優れた長波長帯半導体レーザの開発が鋭意進められていて、その一つとして、活性層として波長1. 25μ mから1. 3μ m帯のGaInNAsを用いた共振器構造をGaAs基板上に形成することにより、特性温度を180K程度まで上げることができると報告されている [1]。そして、実験的にも、130K~270K程度の高温度特性が確認されている。

[1] M.Kondow et al., Jpn. J. Appl. Phys., vol. 35(1996) pp. 1273-1275
[0004]

また、発光波長1. 2μ m帯の高歪GaInAs 半導体レーザ素子により、 $140K\sim170K$ 程度の高特性温度を実現したと報告されている [2]。尚、波長1. 2μ m帯半導体レーザは、市販のSM光ファイバーのシングルモードに対するカットオフ波長が1. 2μ mであることから、LAN用光源としても注目されている。

[2] F.Koyama et al., IEEE Photon. Technol. Lett., vol. 12(2000) pp. 125-127

ここで、図3を参照して、発光波長1.2μm帯の従来の高歪GaInAs半導体レーザ素子の構成を説明する。図3は発光波長1.2μm帯の従来の高歪GaInAs半導体レーザ素子のエピタキシャル構造の断面図である。

発光波長1.2μm帯の従来の高歪GaInAs 半導体レーザ素子40は、例えば、図3に示すように、n-GaAs (100) 面基板42上に、順次、成膜された、膜厚0.2μmのn-GaAsバッファ層44、膜厚1.5μmのn-InGaPクラッド層46、膜厚0.13μmのGaAs光閉じ込め層48、GaInAs活性層50、膜厚0.13μmのGaAs光閉じ込め層52、膜厚1.5μmのp-InGaPクラッド層54、及び膜厚0.35μmのp-GaAsコンタクト層56の積層構造を備えている。

[0006]

【発明が解決しようとする課題】

しかし、従来の波長1. 2μm帯の高歪GalnAs半導体レーザ素子では、 圧縮歪量2. 8%程度という高歪系半導体層を活性層として用いる必要があり、 3次元成長が始まる臨界膜厚が4nm程度と薄く、実用的なプロセス条件では、 波長1. 12μm程度以上に長波長化することは難しい。特に、分子線エピタキ シー(MBE)成長では、マイグレーション長が大きいので難しい。ここで、「 高歪」とは、歪み量が1. 5%以上の場合を指す。

[0007]

また、GalnNAs 半導体レーザ素子では、波長1. 3μ m帯で低しきい値化を実現するには、高歪GalnAs (In組成40%程度)にNeV族比で0. 6%程度添加し、全体の歪量としては、2.7%程度の歪量が必要である。

大きな歪量の問題に加えて、GalnNAs系は、原子半径の小さいNを構成 元素として含むために、他のV族元素とうまく混合しないという問題があって、 成長温度を低くして非平衡状態に近い状態で成長しないと、3次元成長してしま うという問題がある。低温成長させると、結晶欠陥が多数発生し、光学的品質の 悪い結晶になってしまう。

[0008]

このような実情に鑑み、本発明の目的は、高歪GalnAs系、及びGalnAsN系の化合物半導体層の光学的及び結晶学的品質を向上させ、低しきい値で、且つ、特性温度の高い長波長帯半導体レーザを提供することである。

[0009]

【課題を解決するための手段】

ところで、高歪な材料層をエピタキシャル成長させるには、成長温度を低くする、V/III比を高くする、成長速度を高くする、サーフアクタントを用いる等の方法がある。

サーフアクタント〔3〕とは、Sb、Te、Sn等の、表面に偏析し易い元素を用いて、表面エネルギーを下げ、表面拡散距離を小さくして3次元成長を抑制しようという方法である。成長方式はMBE、MOCVD法で行われる。

[3] M.Copel et al., Phys. Rev. Lett. vol. 63(1989) pp. 632-635サーフアクタントを用いる通常の成長方式では、高歪層を成長させる前に成長

中断を行い、サーフアクタントを1ML程度下地層上に積層する。続いて、高歪層を成長させる。高歪層の成長の際にはサーフアクタントを添加せず、高歪層のみの材料で成長させる。つまり、高歪層の成長の際、サーフアクタントは、最表面に偏析して、高歪層のエピタキシャル成長層には取り込まれない。

[0010]

本発明者は、高歪層の成長前にサーフアクタントを下地層上に積層するのではなく、高歪層を成長する際に、III族と共に、V族比0.2%~2.5%程度の微小量のSbを添加すること、つまり、1.2 μ m帯のGalnAs系半導体レーザ素子ではGalnAsSb層を、1.3 μ m帯のGalnNAs系半導体レーザ素子ではGalnNAsSb層を成長させることを考え、以下に述べる実験により、この有効性を実証して、本発明を発明するに到った。

[0011]

実験例1

[0012]

GaIn_{0.39}As単一量子井戸層は、圧縮歪2.8%という非常に高歪の材料である。ここでは、長波長化を考慮して、量子井戸層の設計膜厚を7.3 nmとした。尚、GaInAs/GaAs系について、J.W.Matthews及びA.E.Blakesleeの臨界膜厚とIn組成との関係を計算したところ、臨界膜厚は4 nmであった

本実験では、以下の条件でG a I n 0.39 A s 単一量子井戸活性層にのみS b ε 添加してGaInAsSb単一量子井戸層を形成した。そして、Sbのフラック ス(Torr)を種々変えて、Sbのフラックス量のフォトルミネッセンス(PL) 依存性を調べ、図5に示す結果を得た。尚、フラックス(Torr)は、基板に入射 する分子線強度を基板位置での分圧で表示したものである。以下も、同様である

GaInAsSb層の成長条件は、

成膜チャンバ内の圧力

: 9. 0×10^{-5} Torr

成長温度

クラッキング後のAs H_3 のフラックス: 8. 5×10^{-5} Torr

GaInAsSb井戸層の成長速度 : 2. 1 μ m/h r

ここで、AsH₃及びPH₃は、基板に到達する前に1000℃で熱分解(ク ラッキング)して供給している。

[0013] -

図5は、フォトルミネッセンス (PL)強度及びPL波長のSbフラックス量 依存性を示している。図5から、Sbは髙歪GaInAs層の成長に有効であり 、最も高いPL強度を得るためには、2×10⁻⁷Torr以上5×10⁻⁷Torr以下程 度のフラックスでSbを添加することが必要であると判った。

[0014]

実験例2

実験例2として、SbのGaInAs井戸層への取り込み量を調べるために、 Sbのフラックスを種々に変えてGaAsSb層をエピタキシャル成長させ、G aAsSb膜中のSbの含有率(%)を調べ、図6にその結果を示した。実験例 2での成長速度、AsH₃のフラックス、及び成長温度は、実験例1のGaIn AsSb井戸層のエピタキシャル成長条件とほぼ同一に設定した。

Sbは、図 6に示すように、 5×10^{-6} Torrのフラックスまで線形関係でGaAs膜に取り込まれた。このSb組成が、InGaAsSb中のSb組成と同一 であると仮定して、GaInAsSbの量子準位を計算した結果を図5中に示す 。この際、 $\Delta E c = 0$. $7 \Delta E g として計算した。<math>S b の フラックス量が<math>2 \times 1$ 0^{-6} Torrまでは、計算と比較的良い一致を示した。

図 6 から、S b のフラックスが 2×10^{-7} Torrの時に、S b 組成はV 族組成比で 0. 32% であるので、高いP L 強度を得るためには、図 5 からS b フラックスが 2×10^{-7} Torr から 5×10^{-7} Torr 、すなわち、0. 3% 以上 0. 8% 以下の範囲のS b の添加量が最適な量であると言える。

[0015]

実験例3

実験例3として、以下の成長条件で、Sbのフラックス(Torr)を種々変えて、Ga I n N A s Sb 層の成長実験を行い、図7に示す結果を得た。テスト構造は、単一量子井戸層をGa I n $_{0.39}$ A s $N_{0.0044}$ S b で構成することを除いて、実験例1の積層構造と同じである。

GaInAsNSb層の成長条件は、

成膜チャンバ内の圧力

: 9. 5×10^{-5} Torr

成長温度

:460℃

クラッキング後のAs H_3 のフラックス: 8. 5×10^{-5} Torr

GaInAsNSb井戸層の成長速度 : 2. 1 μ m/h

[0016]

井戸層は、S b が含まれていないとき、圧縮歪が 2 . 7%(G a I n $_{0.39}$ A s N $_{0.0044}$)であり、設計膜厚は 7 . 3 n m とした。また、R F により励起した窒素ラジカルを窒素原料とした。更に、結晶性を回復させるために、G a I n N A s S b B の成長後に、窒素雰囲気中で半絶縁性 G a A s ウエハを P 抜け防止キャ

ップとしてエピタキシャル成長層側に面接触 (Face to Face) させて載せ、650 $^{\circ}$ で10分間アニールしている。

[0017]

図 7 は P L 強度及び P L 波長の S b フラックス量依存性を示す。図 7 から、 5 × 1 0^{-7} Torr以上 1×1 0^{-6} Torr以下程度の S b のフラックスが、高い P L 強度を得る上で最適量であることがわかる。

実験例2で述べた様に、同条件のGaAsSb層の成長から、Sbのフラックスが 1×10^{-6} Torrの時に、Sb組成はV族比1.6%であり、N添加によるas-grownエピタキシャル成長層の波長シフトから、N組成はV族比0.4%と求まる。

実験例 2 と実験例 3 の結果から、組成に換算して、0. $8% \sim 1$. $6% \circ Sb$ を添加することにより、GaInNAs 層の光学特性が向上する。

[0018]

 $GaInNAsSb \cdot SQW$ レーザの特性を更に調べるために、透過電子顕微鏡(TEM)でSbの量を変化させたサンプルを観察した。図8(a)及び(b)は、それぞれ、 2×10^{-7} Torr及び 1×10^{-6} TorrのSbフラックス量で成長させたGaInNAsSbのTEM像写真の写しである。

 2×10^{-7} TorrのSbフラックスで成長したSQW層は、図8(a)に示すように、3次元成長し、 1×10^{-6} TorrのSbフラックス量で成長したSQWは、図8(b)に示すように、綺麗に2次元成長している。

図8(a)と(b)との比較から、Sbは、GaInNAs/GaAs系において、サーフアクタントに類似した効果を有し、2次元成長から3次元成長へ変化する臨界膜厚を大きくできることが判る。

[0019]

また、発光波長を1.3μmに長波長化するためには、更にNを若干増加する必要があるが、その場合、Sb量を多少増加する必要が有る。組成によって最適なSb量は異なるが、N組成が多いほど最適Sb量は多くなる。

実験例3では、N組成は0.44%で熱処理後のPL波長は、Sb=1×10-6Torrで1.24 μ mであったが、今後の1.3 μ m帯へのWDMの展開を考え

ると、波長は 1.35μ m程度まで長波長化する必要がある。その際には、In 組成にもよるが、N組成を 1.5%程度まで増加する必要がある。

[0020]

必要なSbの上限としては、

1. 6% (実験例3のSb量の最適値の最大値)

×1.5% (波長1.35μmまでに必要なN量) / 0.44% (実験例3のN量)

≒ 6 %

である。

[0021]

Sbの下限としては、In組成を増加して長波長化を狙う場合に、N組成は0.1%程度で良いので、

0.8% (実験例3のSb量の最適値の最小値)

× 0. 1% (1. 3 μ m帯を実現するのに必要な最小のN量) / 0. 4 4 % (実験例3のN量)

= 0. 2 %

である。

つまり、1. $3 \mu m$ 帯をカバーする為には、S bは、 $0.2\% \sim 6\%$ 必要となる。

[0022]

実験例4

更に、本発明者らは、GaInNAsSb井戸層を用いて波長を $1.3\mu m$ まで長くする研究を行い、次の実験例4を行った。

GaInNAsSb井戸層とGaAs障壁層とを用いた場合は、図9のグラフ (1)から(5)に示すように、波長1.2μm近傍に比較して、波長1.3μm近傍では、PL強度が20分の1に減少してしまうという問題があった。

図9では、GaInNAsSbのIn組成とN組成を変えて井戸層を構成し、 実験を種々行った結果を示しているが、障壁層がGaAs層である限り、井戸層 の組成を変化しても、PL強度はある一定の曲線に沿って減少する傾向があった

[0023]

SQW層は、 Ga_x I n_{1-x} $N_{1-y-0.016}$ As $_y$ Sb $_{0.016}$ で構成されている

[0024]

井戸層及び障壁層の成長温度を460Cとし、GaInNAs (Sb) 井戸層のIn組成を37%とし、N流量を0.05ccm、0.10ccm、及び0.15ccmに変えて、また、In組成を39%とし、N流量を0.05ccm、及び0.10ccmに変えて、それぞれ、井戸層を形成し、積層構造の成長後、結晶性を向上させるために、 N_2 雰囲気中で $500\sim700$ Cで10分間熱処理を施した。

そして、それら井戸層を有するレーザ構造のPL波長及びPL強度を測定し、 測定結果を図9のグラフ(1)から(5)に示した。 図9は、横軸にPL波長 (μm)を取り、縦軸にPL強度(%)を取っていて、PL強度の波長依存性を 示している。尚、図9の縦軸のPL強度は、相対強度比較で表されている。

図9のグラフ(1)から(5)の各点の数値は、それぞれ、表1から表5に示されている。

【表1】

- GaAsバリア: In37%、N流量0.05ccm

熱処理温度	波長	PL強度
(°C)	(μm)	(a. u.)
500	1. 223	0. 69
550	1. 212	0. 99
600	1. 192	1. 7
650	1. 181	1. 58
700		

【表2】

GaAsバリア: In37%、N流量0.10ccm

熱処理温度	波長	PL強度
(°C)	(μm)	(a. u.)
500	1. 263	0. 43
550	1. 252	0. 47
600	1. 232	0. 9
650	1. 211	0.81
700		

【表3】

GaAsバリア: In37%、N流量0.15ccm

熱処理温度	波長	PL強度
(℃)	(μm)	(a. u.)
500	1. 338	0.04
550	1. 312	0.06
600	1. 28	0. 17
650	1. 266	0. 28
700	1. 246	0. 56

【表4】

GaAsバリア: In39%、N流量0.05ccm

熱処理温度	波長	PL強度
(℃)	(μm)	(a. u.)
500	1. 255	0. 54
550	1. 249	0.54
600	1. 23	0.74
650	1. 218	0. 49
700		

【表5】

GaAsバリア: In39%、N流量0.10ccm

熱処理温度	波長	PL強度
(℃)	(µm)	(a. u.)
500	1. 286	0. 28
550	1. 281	0. 2
600	1. 257	0.44
650	1. 238	0. 54
700		

[0025]

高温の熱処理を施すことにより、フォトルミネッセンス(PL)強度は、高温の熱処理を施さないエピタキシャル成長させたまま(as-grown)のエピタキシャル成長層に比べて、数倍増大する。但し、その際に、GaInNAs(Sb)井戸層のバンドギャップは短波長化する。

[0026]

図9に示すように、GaAsバリアレーザ構造は、井戸層の組成にかかわらず、波長1.3 μ mのPL波長のレーザ構造のPL強度は、PL波長1.2 μ mの GaInNAs (Sb) 井戸層に比べて著しく低下し、特に井戸層のIn組成が37%、N流量が0.15 ccmの場合、グラフ(3) に示すように、PL強度は20分の1に減少してしまう。

PL強度の減少は、これらの結晶性が悪いことに起因している。

[0027]

そこで、GaNAsをバリア層とした以下のような構造を採用することによって、PL強度減少問題を解決することを検討した。

n-GaAs (100) 面基板上にn-GaAs バッファ層を $0.2 \mu m$ 、 $n-In_{0.47}Ga_{0.53}$ Pクラッド層を $0.25 \mu m$ 、GaAs 光閉じ込め層を $0.1 \mu m$ 、 GaN_{1-y} As_y バリア層を $0.03 \mu m$ 、SQW活性層を <math>7.3 nm、 GaN_{1-y} As_y バリア層を $0.03 \mu m$ 、GaAs 光閉じ込め層を $0.1 \mu m$ 、及び $p-In_{0.47}Ga_{0.53}$ Pクラッド層を $0.25 \mu m$ を、この順序で、順次、成長させ、共振器構造を構成する積層構造を形成した。

[0028]

SQW層は、GaAsバリアレーザ構造と同様に、Ga_x In_{1-x} $N_{1-y-0.01}$ 6 As_y Sb_{0.016} で構成されている。

I n組成(1-x)を35%から39%まで、変化させて、種々のSQW層を構成し、 GaN_{1-y} As_y バリア層のN組成もそれに応じて0. 66%から1. 8%まで(N_2 流量で言うと0. 05ccmから0. 15ccmまで)変化させて、バリア層を構成している。

[0029]

GaInNAs (Sb) 井戸層のIn組成を37%とし、N組成を0.33%から1.8%まで(N₂ 流量で言うとN流量を0.05ccm、0.10ccm、及び0.15ccm)に変えて、また、In組成を39%としN流量を0.05ccmで、井戸層を形成し、熱処理前後で、それぞれの試料レーザ構造のPL波長とPL強度を測定し、図9のグラフ(6)から(9)に示した。

図9のグラフ(6)から(9)の各点の数値は、それぞれ、表6から表9に示されている。

【表6】

GaNAsバリア: In37%、N流量0.05ccm

熱処理温度	波長	PL強度
(°C)	(μm)	(a. u.)
500	1. 243	0. 52
550	1. 24	0. 96
600	1. 219	2. 2
650	1. 206	2. 7
700	1. 198	5. 5

【表7】

GaNAsバリア: In37%、N流量0. 10ccm

熱処理温度	波長	PL強度
(°C)	(μm)	(a. u.)
500	1. 279	0. 24
550	1. 274	0. 45
600	1. 253	1. 4
650	1. 234	2
700	1. 226	2. 4

【表8】

GaNAsバリア: In37%、N流量0.15ccm

熱処理温度	波長	PL強度
(℃)	(μm)	(a. u.)
500	1.348	0. 03
550	1.336	0. 29
600	1. 328	0. 38
650	1. 296	1. 23
700	1. 262	1. 83

【表9】

GaNAsバリア: In39%、N流量0.05ccm

熱処理温度	波長	PL強度
(℃)	(μm)	(a. u.)
500		
550	1.24	0. 09
600	1. 226	3. 7
650	1. 221	3. 9
700		

[0030]

GaNAs障壁層の場合、as-grownのエピタキシャル成長層のPL強度は低いが、650℃以上で熱処理を施すと、PL強度が大幅に増大する。

後のデータを順に示している。

[0031]

繰り返すと、井戸層の組成を $Ga_{0.63}$ $In_{0.37}$ $N_{0.009}$ $As_{0.975}$ $Sb_{0.016}$ で構成し、バリア層の組成を $GaN_{0.018}$ $As_{0.982}$ ($\lambda g=1.08 \mu m$) で構成し、成長後 650 $\mathbb C$ で熱処理するとこにより、図 9 のグラフ(8) に示すように、PL 波長は $1.30 \mu m$ が得られ、波長 $1.30 \mu m$ での PL 強度も波長 $1.20 \mu m$ 付近の GaAs バリアレーザとほぼ、同程度の PL 強度が得られる

[0032]

GaNAsバリアによってPL強度が向上する理由は、障壁層及び井戸層の双方にNが含まれていることにより、ホモエピタキシャルに近づくので、結晶性が向上しているからであると考えられる。

そして、 $Ga_{0.63}$ $In_{0.37}$ $N_{0.009}$ $As_{0.975}$ $Sb_{0.016}$ $/GaN_{0.018}$ $As_{0.982}$ -SQW V - ザにより、ブロードコンタクトレーザを作製したところ、共振器長900 μ mで570A/c m^2 という低しきい値電流密度が得られた。

[0033]

また、In組成37%で、N組成が、それぞれ、<math>0.35%及び0.90%の $Ga_xIn_{1-x}As_{1-y_1-y_2}N_{y_1}Sb_{y_2}$ 井戸層とGaNAsバリア層の組み合わせ について、それぞれ、熱処理温度をパラメータにして、PL波長とPL強度との 関係を求めたところ、図11を得た。

[0034]

 $Ga_xIn_{1-x}As_{1-y_1-y_2}N_{y_1}Sb_{y_2}$ 井戸層を用いたとき、高いPL強度を得るための好適な熱処理温度は、図10及び図11から、以下の範囲であることが判る。

- (1) GaAsバリア層のとき、井戸層のN組成が0.7%未満のとき、600C±25℃で熱処理する。
- (2)GaAsバリア層のとき、井戸層のN組成が0.7%以上3%以下のとき 、700℃±25℃で熱処理する。
- (3) GaNAsバリア層のとき、井戸層のN組成に関係なく、700℃±25℃で熱処理する。

[0035]

以上の実験及び実験結果の考察から、発光波長1.2μm帯のIII 族比In組成30%以上のGaInAs系では、V族組成比0.3%以上0.8%以下の範囲でSbを構成元素としてGaInAs層の成長の際に添加し、GaInNAs系では、V族組成比0.2%以上2.5%以下の範囲のSbを構成元素としてGaInNAs系では、V族組成比0.2%以上2.5%以下の範囲のSbを構成元素としてGaInNAs層の成長の際に添加することにより、光学的品質を大幅に改善できることが判った。

ここで、N組成を上げると、結晶性が悪くなるので、実用上の限界として、NのV族組成比は、3%未満である。

図9の実験で述べたように、障壁層をGaNAsとすることで、波長 1.3μ mでの低しきい値発振が更に容易となる。この際、GaNAsは $GaN_yAs_{1-y}(y<0.05)$ を用いる。

[0036]

そこで、上記目的を達成するために、上述の知見に基づいて、本発明に係る半導体レーザ素子(以下、第1の発明と言う)は、GaAs基板上に、光を発生する活性層と、光を閉じ込めるクラッド層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板に平行な方向にレーザ光を放射する端面出射型半導体レーザ素子、又は基板上に、一対の半導体多層膜反射鏡と、一対の半導体多層膜反射鏡の間に配置され、光を発生する活性層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板に直交する方向にレーザ光を放射する面発光型半導体レーザ素子において、

上記活性層が、III 族中の I n組成が 30%以上の $Ga_xIn_{1-x}As_{1-y}Sb_y$ 井戸層($0.003 \le y \le 0.008$)を有する単一又は多重量子井戸構造とし



て形成されていることを特徴としている。

本発明の好適な実施態様では、発光波長が1.18μm以上である。

[0037]

本発明に係る別の半導体レーザ素子(以下、第2の発明と言う)は、GaAs 基板上に、光を発生する活性層と、光を閉じ込めるクラッド層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板に平行な方向にレーザ光を放射する端面出射型半導体レーザ素子、又は基板上に、一対の半導体多層膜反射鏡と、一対の半導体多層膜反射鏡の間に配置され、光を発生する活性層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板に直交する方向にレーザ光を放射する面発光型半導体レーザ素子において、

上記活性層が、III 族中の I n組成が 30%以上の $Ga_xIn_{1-x}As_{1-y1-y2}N_{y1}Sb_{y2}$ 井戸層(但し、0< y 1<0.03、0.002 \leq y $2\leq$ 0.06)を有する単一又は多重量子井戸構造として形成されていることを特徴としている

第2の発明では、GaInNAsSb井戸層と、 $GaN_yAs(y<0.05)$ 障壁層とを用いることにより、低しきい値で1.3 μ m以上のレーザ光を発振させることが可能となる。

[0038]

本発明に係る更に別の半導体レーザ素子(以下、第3の発明と言う)は、GaAs基板上に、光を発生する活性層と、光を閉じ込めるクラッド層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板に平行な方向にレーザ光を放射する端面出射型半導体レーザ素子、又は基板上に、一対の半導体多層膜反射鏡と、一対の半導体多層膜反射鏡の間に配置され、光を発生する活性層とを有し、発生した光からレーザ光を得る共振器構造を備えて、基板に直交する方向にレーザ光を放射する面発光型半導体レーザ素子において、

上記活性層が、III 族中の I n 組成が 30%以上の G a $_{x}$ I n $_{1-x}$ A s $_{1-y1-y2}$ N $_{y1}$ S b $_{y2}$ 井戸層(但し、 0< y 1< 0. 0 3)を有する単一又は多重量子井戸構造として形成され、

障壁層が、 GaN_yAs_{1-y} (0<y<0.05)層として形成されていること

を特徴としている。

[0039]

また、本発明に係る半導体レーザ素子の作製方法は、III 族中の I n 組成が 3 0%以上の $Ga_xIn_{1-x}As_{1-y}Sb_y$ 井戸層(但し、 0. 0 0 3 $\leq y \leq$ 0. 0 0 8)を有する単一又は多重量子井戸構造の活性層を備える半導体レーザ素子の作製方法であって、

各化合物半導体層を分子線エピタキシー法によりエピタキシャル成長させて、 共振器構造を構成する化合物半導体層の積層構造を形成することを特徴としてい る。

[0040]

更には、本発明に係る別の半導体レーザ素子の作製方法は、III 族中の I n 組成が 30%以上の $Ga_xIn_{1-x}As_{1-y1-y2}N_{y1}Sb_{y2}$ 井戸層(但し、y1<0. 03、 $0.002 \le y2 \le 0.06)を有する単一又は多重量子井戸構造の活性層を備える半導体レーザ素子の作製方法であって、$

各化合物半導体層を分子線エピタキシー法によりエピタキシャル成長させて、 共振器構造を構成する化合物半導体層の積層構造を形成することを特徴としてい る。

[0041]

また、本発明に係る更に別の半導体レーザ素子の作製方法は、III 族中の I n 組成が 3.0%以上の $Ga_xIn_{1-x}As_{1-y1-y2}N_{y1}Sb_{y2}$ 井戸層(但し、y.1<0.03、0.002 \leq y.2 \leq 0.06)を有する単一又は多重量子井戸構造の活性層を備える半導体レーザ素子の作製方法であって、

共振器構造を構成する化合物半導体層の積層構造を形成した後、 $Ga_xIn_{1-x}As_{1-y1-y2}N_{y1}Sb_{y2}$ 井戸層のy1が、0<y1<0. 007のとき、積層構造に570℃以上630℃以下の範囲の温度で熱処理を施し、0. 007 $\leq y1$ <0. 03 のとき、積層構造に670 ℃以上730 ℃以下の範囲の温度で熱処理を施すことを特徴としている。

[0042]

本発明に係る更に別の半導体レーザ素子の作製方法は、III 族中のIn組成が

30%以上の $Ga_xIn_{1-x}As_{1-y1-y2}N_{y1}Sb_{y2}$ 井戸層(但し、y1<0.03、0.002 \leq y2 \leq 0.06)及び GaN_yAs_{1-y} (0<y<0.05)障壁層を有する単一又は多重量子井戸構造の活性層を備える半導体レーザ素子の作製方法であって、

共振器構造を構成する化合物半導体層の積層構造を形成した後、積層構造に 6 75℃以上 725℃以下の範囲の温度で熱処理を施すことを特徴としている。

[0043]

熱処理を施すことにより、1.3 μ mにおいて、PL強度が波長1.2 μ m付近のGaAsバリアレーザ構造とほぼ同じ数値が得られる。

本発明に係る半導体レーザ素子の作製方法は、端面出射型半導体レーザ素子の作製にも、また面発光型半導体レーザ素子の作製にも適用できる。

[0044]

以上の発明では、SCH構造、及び $A1_X$ Ga_{1-X} As を用いたGRIN (Graded Refactive Index) -SCH構造のいずれの光閉じ込め構造にも適用でき、また、導波路構造では、リッジ導波路型半導体レーザ素子、及び埋め込み型ヘテロ構造 (BH) 半導体レーザ素子のいずれにも適用できる。

また、N、Sbの量を調整することにより、波長980nm帯、1480nm帯、1550nm帯、1650nm帯の半導体レーザ素子にも適用できる。

[0045]

【発明の実施の形態】

以下に、添付図面を参照して、実施形態例に基づいて本発明をより詳細に説明 する。

半導体レーザ素子の実施形態例1

本実施形態例は、第1の発明に係る半導体レーザ素子を発光波長1.2μm帯 GaInAsSb半導体レーザ素子に適用した実施形態の一例であって、図1は 本実施形態例の半導体レーザ素子のエピタキシャル構造を示す断面図である。

本実施形態例の半導体レーザ素子10は、図1に示すように、板厚 100μ m程度のn-GaAs(100) 面基板12上に、順次、成膜された、膜厚0.5 μ mのn- $GaAs(n=1\times10^{18}$ cm $^{-3}$) バッファ層14、膜厚 1.5μ m

[0046]

SQW活性層 20は、圧縮歪 2.82%の $Ga_{0.61}$ $In_{0.39}$ $As_{0.9968}$ $Sb_{0.0032}$ 量子井戸層一層から構成され、井戸膜厚は 7.3 nmである。

GaInAsSbの条件

チャンバー圧力

: 9. 0×10^{-5} Torr

成長温度

:460℃

クラッキング後のAs H_3 のフラックス:8. 5×10^{-5} Torr

GaInAsSbの成長速度

: 2. $1 \mu \text{ m/h}$

Sbのフラックス

: 2. 0×10^{-7} Torr

各層は、ガスソースMBE法、MBE法、CBE法、MOCVD法のいずれか によってエピタキシャル成長する。

[0047]

図示しないが、本実施形態例の半導体レーザ素子は、上述の積層構造をフォトリソグラフィ処理及びメサエッチング加工によって、活性層幅3 μ mのリッジ導波路型半導体レーザ素子として形成されている。

そして、コンタクト層 26 上には、p 側電極としてAu-ZnまたはTi/P t/Au 等の積層金属膜からなるオーミック性電極が形成され、またn-GaA s 基板 1 2 の裏面には、n 側電極としてAu-Ge/Ni/Au の積層金属膜からなるオーミック性電極が形成されている。

本実施形態例では、共振器長を200μmとし、前端面反射率78%、後端面 反射率95%のHRコーティングが施されている。

[0048]

そして、半導体レーザ素子試作品をボンデイングして、光出カー注入電流特性

を調べたところ、20 \mathbb{C} の電流しきい値は6 \mathbb{C} \mathbb{C} \mathbb{C} から70 \mathbb{C} のしきい値の特性温度は256 \mathbb{C} K、また、 \mathbb{C} \mathbb{C} W発振波長は室温で1 . 20 μ mであった。

即ち、試作品の電流しきい値は、現在までに報告されている高歪GaInAs 系半導体レーザの報告例中で最も低く、かつ、特性温度も従来のものに比べて著 しく高いことが確認された。

[0049]

半導体レーザ素子の実施形態例2

本実施形態例は、第2の発明に係る半導体レーザ素子を発光波長1.25~1 .3 μ m帯G a I n A s N半導体レーザ素子に適用した実施形態の一例であって 、図2は本実施形態例の半導体レーザ素子のエピタキシャル構造を示す断面図で ある。

本実施形態例の半導体レーザ素子30は、図2に示すように、実施形態例1の 半導体レーザ素子10のGaInAsSb単一量子井戸層を有するSQW活性層 20に代えて、GaInAsNSb単一量子井戸層を有するSQW活性層32を 備えていることを除いて、実施形態例1の半導体レーザ素子10と同じ構成を備 えている。

[0050]

GaInNAsSb層のエピタキシャル成長条件

チャンバー圧力 : 9. 5×10⁻⁵Torr

成長温度 : 460℃

クラッキング後のAs H_3 のフラックス:8. 5×10^{-5} Torr

GaInAsNSbの成長速度 : 2. 1 μ m/h

 N_9 のフラックス : 2. 0×10^{-6} Torr

また、熱処理温度600℃でエピタキシャル成長させた積層構造に熱処理を1 0分間施した。

[0051]

. 実施形態例2の半導体レーザ素子30と同じ構成の試作品を作製した。

そして、半導体レーザ素子試作品をボンデイングして、光出力-注入電流特性 を調べたところ、20℃の電流しきい値は10mA、20℃から85℃のしきい 値の特性温度は157K、また、CW発振波長は室温で1.26μmであった。

即ち、試作品の電流しきい値は、現在までに報告されているGaInNAs系 半導体レーザの報告例中で最も低く、かつ、特性温度も著しく高いことが確認さ れた。

[0052]

実施形態例 2 では、CW発振波長が 1. 2 6 μ mであったが、実施形態例で、N組成及び S b 組成を微調整し、更にG a N y A s 1-y (N<0.05) バリアを用いることで、波長 1. 3 μ mの半導体レーザ素子を作製することができる。実施形態例 1、2 では、単一量子井戸構造を例として本発明を説明しているが、多重量子井戸(MQW)構造でも良い。

また、実施形態例1及び2では、活性層として、In組成が39%のものを用いたが、このIn組成は15%から45%程度であることが好ましい。

[005.3]

実施形態例1及び2の量子井戸構造では、バリア層としてGaAs又GaNAsは層を用いているが、歪系も含めたGaInAsPでも良い。

実施形態例1及び2では、ストライプ半導体レーザ素子の構造として、リッジ 導波路型半導体レーザ素子を例に示したが、埋め込み型へテロ構造(BH)スト ライプ型半導体レーザ素子等でも構わない。

[0054]

実施形態例3

本実施形態例は、本発明に係る半導体レーザ素子を面発光型半導体レーザ素子 に適用した実施形態の一例であって、図12は本実施形態例の面発光型半導体レーザ素子の構成を示す斜視図、及び図13は本実施形態例の面発光型半導体レー ザ素子の要部の層構造図である。

本実施形態例の面発光型半導体レーザ素子80は、1.3μm帯GaInNA s S b / G a N A s を活性層とする面発光型半導体レーザ素子であって、図12 に示すように、n-GaAs基板82の(100)面基板面上に、膜厚0.5μ mOn-GaAsバッファ層 $(n=1\times10^{18}cm^{-3})$ 84、それぞれの層の厚 さが λ / 4 n (λ は発振波長、n は屈折率)のn-GaAs/n-Al_{0.9} Ga $0.1~{
m As}$ の $3~{
m O}$ ペアからなる下部 DBRミラー $8~{
m 6}$ 、 膜厚 $1~{
m 5}~{
m 0}~{
m nm}$ のノンドー プGaAs下部クラッド層88、量子井戸活性層90、膜厚150nmのノンド ープGaAs上部クラッド層92、それぞれの層の厚さがλ/4n(λは発振波 長、nは屈折率)のp-Al_{0.9}Ga_{0.1} As/p-GaAsの25ペアからな る上部DBRミラー94、及び膜厚10nmのp-GaAsキャップ層96の積 層構造を備えている。

[0055]

更に、詳しくは、図13に示すように、下部DBRミラー86の一ペアは、膜 厚94nmのn-GaAsと、膜厚110nmのn-Al_{0.9} Ga_{0.1} Asで構 成されている。

[0056]

量子井戸活性層90の井戸層及び障壁層は、それぞれ、膜厚7nmのGa_{0.63} In_{0.37}N_{0.009} As_{0.975} Sb_{0.016} 層、及び膜厚20nmのGaN_{0.018} A s_{0.982} 層で構成され、井戸数は2である。

GaInNAsSb井戸層のエピタキシャル成長条件

チャンバー圧力

: 9. 5×10^{-5} Torr

成長温度

:460℃

クラッキング後のAs H_3 のフラックス:8. 5×10^{-5} Torr

GaInAsNSbの成長速度 : 2. 1μm/h

N₂ のフラックス

: 6×10^{-6} Torr

また、熱処理温度700℃でエピタキシャル成長させた積層構造に熱処理を1 0 分間施した。

[0057]

p-上部DBRミラー94の一ペアは、膜厚110nmのAl_{0.9}Ga_{0.1} A

sと膜厚94nmのp-GaAsで構成されている。

そして、p-上部DBRミラー94の最下層は、膜厚 $110nmoA1_{0.9}G$ $a_{0.1}$ Asに代えて、20nmoA1As層98と、膜厚 $90nmoA1_{0.9}G$ $a_{0.1}$ As層とで構成されていて、後述するように、非酸化のA1As層98からなる電流注入領域と、電流注入領域以外の領域のA1As層98のA1が選択的に酸化されて転化したA1酸化層100からなる電流狭窄領域とを構成している。

[0058]

積層構造のうち、上部DBRミラー94は、A1As層98を露出させるように、フォトリソグラフィー処理及びエッチング加工により、溝幅が例えば50μmの円形溝102が形成され、これにより、中央部が例えば直径20μmの円形のメサポストに加工されている。

メサポストの外側からA1As層98のA1を選択的に酸化させることにより、直径8μmの未酸化のA1As層98からなる電流注入領域と、A1酸化層100からなる電流狭窄層とが形成されている。

[0059]

メサポスト上を除き、溝102の壁を含む積層構造上面全面に、 SiN_X 膜104が保護膜として成膜されている。また、メサポスト上を除き SiN_X 膜104上には、p-GaAs キャップ層96に接触するリング状電極がp 側電極106として設けられ、更に、電極引き出し用にTi/Pt/Au パッド108がp 側電極106に接続するように形成されている。

基板裏面を研磨して基板厚さを例えば100μm厚に調整した後、n-GaAs基板82の裏面にn側電極110が形成されている。

[0060]

この構造で、AlAs層選択酸化を用いることにより、しきい値電流2mA、 100℃以上でのCW発振が得られた。

[0061]

また、実施形態例 $1\sim3$ では、波長1200nm、波長 $1250\sim1300$ nm帯の半導体レーザ素子を例として示したが、N、Sbの量を調整することによ

り、波長980nm帯、1480nm帯、1550nm帯、1650nm帯の半 導体レーザ素子及びVCSELにも適用できる。

[0062]

【発明の効果】

本発明によれば、高歪GaInAs井戸層や高歪GaInNAs井戸層にSbを少量構成元素として添加することにより3次元成長を開始する膜厚を大きくできるので、井戸層の光学特性を向上させることができる。

また、GaNAsを障壁層とすることにより、 1.3μ m以上での低しきい値発振も可能となる。

これにより、発光波長0.9 μ m~1.65 μ m帯の半導体レーザ素子であって、低しきい値電流密度で、且つ、高温度特性を有するペルチエフリーのアクセス向け半導体レーザ素子及び面発光レーザ素子を提供することができる。

【図面の簡単な説明】

【図1】

実施形態例1の半導体レーザ素子のエピタキシャル構造を示す断面図である。

【図2】

実施形態例2の半導体レーザ素子のエピタキシャル構造を示す断面図である。

【図3】

発光波長1. 2 μ m帯の従来の高歪G a I n A s 半導体レーザ素子のエピタキシャル構造の断面図である。

【図4】

テスト積層構造体のエピタキシャル構造を示す断面図である。

【図5】

実験例1の結果を示すGaInAsSb/GaAs/InGaP-SQWのP L特性のSbフラックス量依存性を示すグラフである。

【図6】

実験例1の結果を示すGaAsSbのSb組成とSbフラックス量の関係を示すグラフである。

【図7】

実験例3の結果を示すGaInAsNSb/GaAs/InGaP-SQWの PL特性のSbフラックス量依存性を示すグラフである。

【図8】

図 8 (a)及び(b)は、それぞれ、 2×10^{-7} TorrのSbフラックス量及び 1×10^{-6} TorrのSbフラックス量で成長させたGaInNAsSbのTEM像写真の写しである。

【図9】

横軸にPL波長(μm)を取り、縦軸にPL強度(%)を取っていて、PL強度の波長依存性を示している。

【図10】

熱処理温度をパラメータとし、横軸にPL波長(μm)を取り、縦軸にPL強度(%)を取っていて、障壁層をGaAsとしたときのPL強度の波長及び熱処理温度依存性を示している。

【図11】

熱処理温度をパラメータとし、横軸にPL波長(μm)を取り、縦軸にPL強度(%)を取っていて、障壁層をGaNAsとしたときのPL強度の波長及び熱処理温度依存性を示している。

【図12】

実施形態例3の面発光型半導体レーザ素子の構成を示す斜視図である。

【図13】

実施形態例3の面発光型半導体レーザ素子の要部の層構造図である。

【符号の説明】

- 10 実施形態例1の半導体レーザ素子のエピタキシャル構造
- 12 n-GaAs (100) 面基板
- 14 膜厚0. 5μ mのn-GaAs (n=1×10¹⁸cm⁻³) バッファ層
- 16 膜厚1. 5μ mの $n-In_{0.49}$ Ga $_{0.51}$ P($n=1\times10^{18}$ cm $^{-3}$)クラッド層
 - 18 膜厚0.1μmのGaAs光閉じ込め層
 - 20 圧縮歪2.82%のGa_{0.61}In_{0.39}As_{0.9968}Sb_{0.0032}単一量子井

戸層を有するSQW活性層

- 22 膜厚0.1μmのG a A s 光閉じ込め層
- 24 膜厚1.5μmのp-In_{0.49}Ga_{0.51}P (p=1×10¹⁸cm⁻³) クラッド層
 - 26 膜厚0. $3 \mu m \mathcal{O} p GaAs (p = 3 \times 10^{19} cm^{-3})$ コンタクト層
 - 30 実施形態例2の半導体レーザ素子のエピタキシャル構造
- 3 2 圧縮歪 2. 8 1 %の圧縮歪 2. 8 1 %の $G_{0.61}^{I_{0.39}}^{I_{0.9796}}^{N_{0.0044}}^{N_{0.0044}}$ 単一量子井戸層を有する $S_{0.0046}^{I_{0.004}}$ 単一量子井戸層を有する $S_{0.0046}^{I_{0.004}}$
- 40 発光波長1.2 μ m の従来の高歪G a I n A s 半導体レーザ素子のエピタキシャル構造
 - 42 n-GaAs (100) 面基板
 - 44 膜厚0.2μmのn-GaAsバッファ層
 - 46 膜厚1.5μmのn-InGaPクラッド層
 - 48 膜厚0.13μmのGaAs光閉じ込め層
 - 50 GaInAs活性層
 - 52 膜厚0.13μmのGaAs光閉じ込め層
 - 54 膜厚1. 5μmのp-InGaPクラッド層
 - 56 膜厚O. 35μmのp-GaAsコンタクト層
 - 60 テスト積層構造体
 - 62 n-GaAs (100) 面基板
 - 64 膜厚0. 2μmのn-GaAs (n=2×10¹⁷cm⁻³) バッファ層
- 66 膜厚0.25μmのn-In_{0.47}Ga_{0.53}P (n=3×10¹⁷cm⁻³) クラッド層
 - 68 膜厚0.13μmのGaAs光閉じ込め層
 - 70 GaIn₀₃₉AsSb/GaAs/InGaP単一量子井戸活性層
 - 72 膜厚0.13μmのGaAs光閉じ込め層
- 74 膜厚0. 25μmのp-In_{0.47}Ga_{0.53}P (p=5×10¹⁷cm⁻³) クラッド層
 - 80 実施形態例3の面発光型半導体レーザ素子

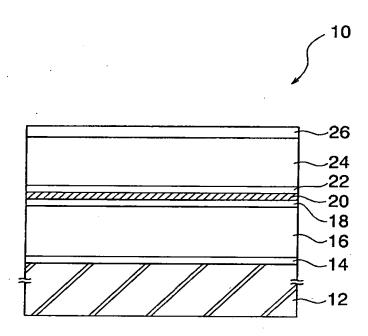
特2001-124300

- 82 n-GaAs基板
- 84 n-GaAsバッファ層
- 88 GaAs下部クラッド層
- 90 量子并戸活性層(Ga_{0.63} In_{0.37}N_{0.009} As_{0.975} Sb_{0.016} 井戸層、GaN_{0.018} As_{0.982} 障壁層)
- 92 GaAs上部クラッド層
- 94 $p-A1_{0.9}Ga_{0.1}$ As/p-GaAs 0.5 0.9 0.1 0.1 0.9 0.1 0.
- 96 p-GaAsキャップ層
- 98 AlAs層
- 100 A1酸化層
- 102 円形溝
- 104 保護膜
- 106 p側電極
- 108 電極パッド
- 110 n側電極

【書類名】

図面

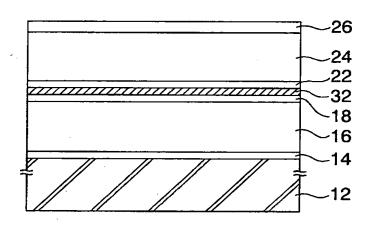
【図1].



- 10 実施形態例1の半導体レーザ素子のエピタキシャル構造
- 12 n-GaAs (100) 面基板
- 14 膜厚 0.5μ mOn GaAs (n=1 × 10^{18} cm $^{-3}$) パッファ層
- 16 膜厚1.5 μ mのnーlno.49Gao.51P(n=1×10¹⁸cm⁻³)クラッド層
- 18 膜厚0.1 μ mのGaAs光閉じ込め層
- 20 圧縮歪2.82%のGa0.61In0.39As0.9968Sb0.0032単一量子井戸層を有するSQW活性層
- 22 膜厚0.1 μ mのGaAs光閉じ込め層
- 24 膜厚1.5μmのp-Ino.49Gao.51P (p=1×10¹⁸cm⁻³)クラッド層・
- 26 膜厚0.3 μ mのp-GaAs (p=3×10¹⁹cm⁻³) コンタクト層

【図2】

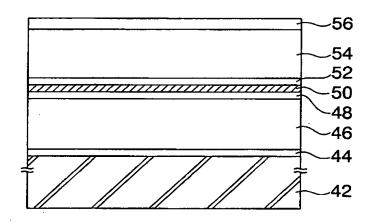




- 30 実施形態例2の半導体レーザ素子のエピタキシャル構造
- 12 n-GaAs (100)面基板
- 14 膜厚0.5 μ mのn-GaAs (n=1×10¹⁸cm⁻³)パッファ層
- 16 膜厚1.5 μ mのn-Ino.47Gao.53P (n=1×10¹⁸cm⁻³) クラッド層
- 18 膜厚0.1 μ mのGaAs光閉じ込め層
- 32 圧縮歪2.75%のGa0.61In0.39As0.9796No.0044Sb0.016単一量子井戸層を有するSQW活性層
- 22 膜厚0.1 μ mのGaAs光閉じ込め層
- 24 膜厚1.5 μ mのp-Ino.47Gao.53P(p=1×10¹⁸cm⁻³)クラッド層
- 26 膜厚 0.3μ mのp-GaAs ($p=3 \times 10^{19}$ cm⁻³) コンタクト層

【図3】

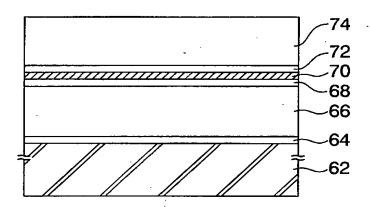




- 40 発光波長 1.2μ mの従来の高歪GalnAs半導体レーザ素子のエピタキシャル構造
- 42 n-GaAs (100)面基板
- 44 膜厚0.2μmのn-GaAsバッファ層
- 46 膜厚1.5μmのn-InGaPクラッド層
- 48 膜厚0.13 μ mのGaAs光閉じ込め層
- 50 GalnAs活性層
- 52 膜厚0.13 μ mのGaAs光閉じ込め層
- 54 膜厚1.5μmのp-InGaPクラッド層
- 56 膜厚0.35 μ mのp-GaAsコンタクト層

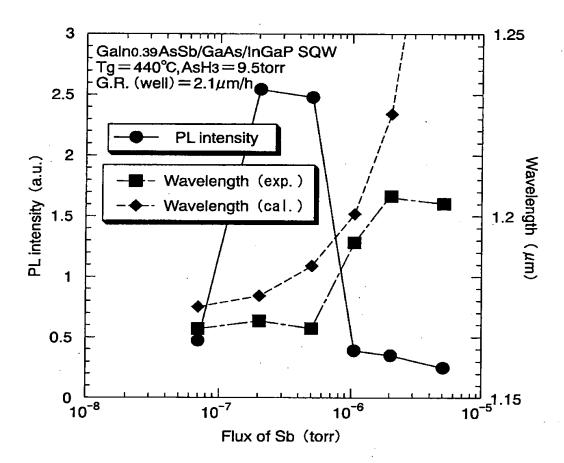
【図4】



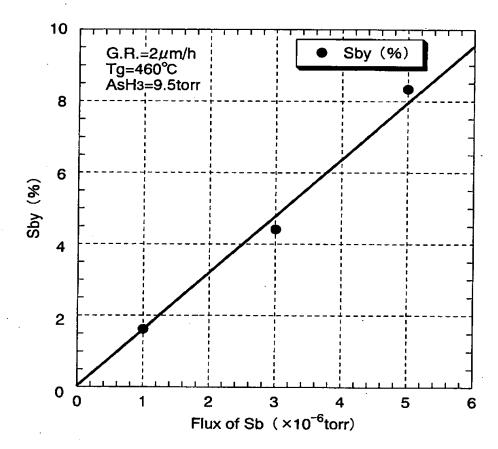


- 60 テスト積層構造体
- 62 n-GaAs (100)面基板
- 64 膜厚 0.2μ mのn-GaAs $(n=2 \times 10^{17} cm^{-3})$ パッファ層
- 66 膜厚 0.25μ mのn-ln0.47Ga0.53P $(n=3 \times 10^{17} cm^{-3})$ クラッド層
- 68 膜厚0.13 μ mのGaAs光閉じ込め層 ^{*}
- 70 Galno.39AsSb/GaAs単一量子井戸層活性層
- 72 膜厚0.13 µ mのGaAs光閉じ込め層
- 74 膜厚 0.25μ mのp-In0.47Ga0.53P $(p=5 \times 10^{17} cm^{-3})$ クラッド層

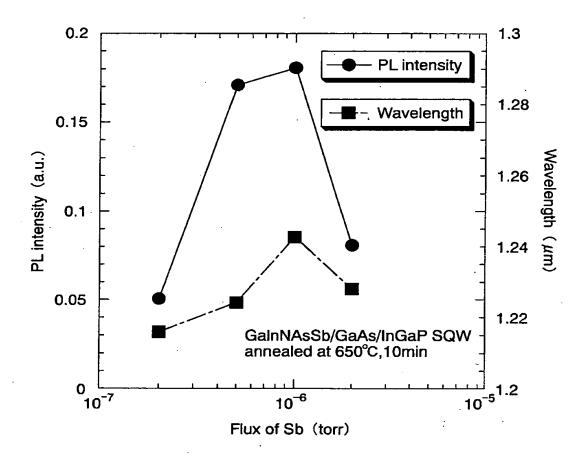
【図5】



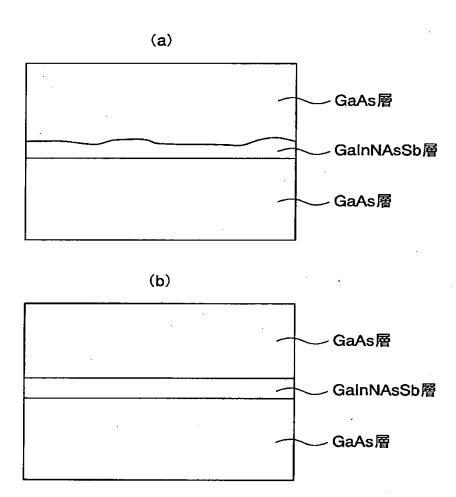
【図6】



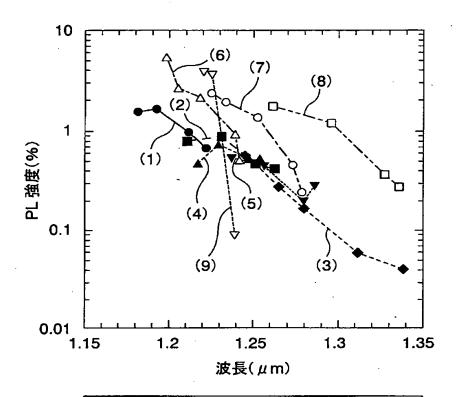
【図7】



【図8】



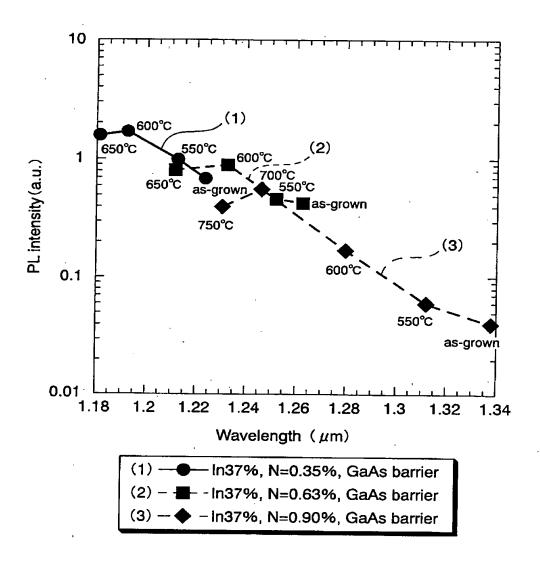
【図9】



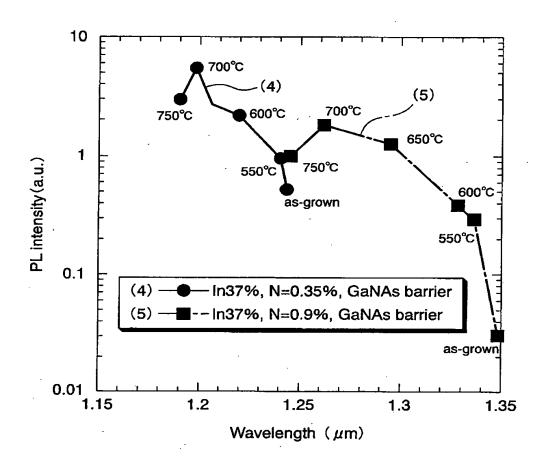
- (1) In37% N=0.05ccm, GaAs barrier (2) – ■ — In37% N=0.10ccm, GaAs barrier (3) -- ← -- In37% N=0.15ccm, GaAs barrier (4) --- ← In39% N=0.05ccm, GaAs barrier (5) — ■ In39% N=0.10ccm, GaAs barrier
- (5) In39% N=0.10ccm, GaAs barrier (6) — - In37% N=0.05ccm, GaNAs barrier
- (7) O— In37% N=0.10ccm, GaNAs barrier
- (8) —□- In37% N=0.15ccm, GaNAs barrier
- (9) --- In39% N=0.05ccm, GaNAs barrier

GaAsバリアとGaNAsバリアによるPL強度と波長の関係の比較

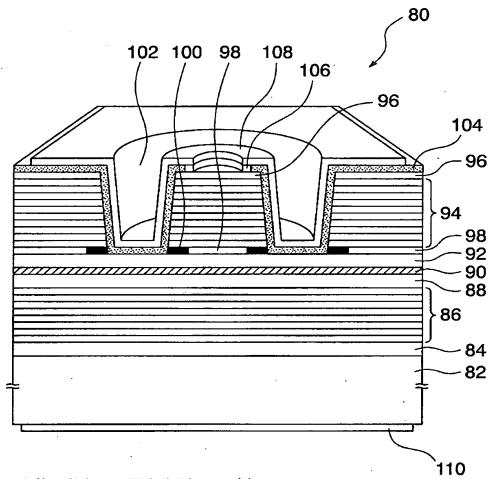




【図11】

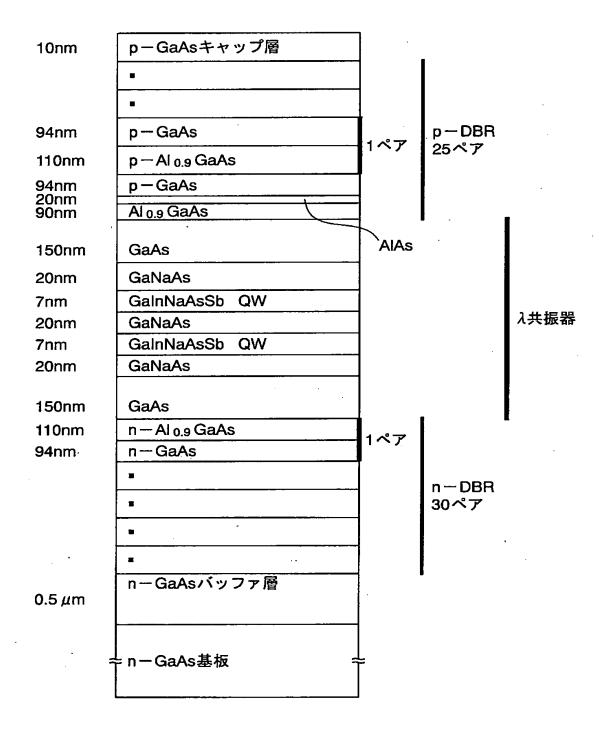


【図12】



- 80 実施形態例3の面発光型レーザ素子
- 82 n-GaAs基板
- 84 nーGaAsバッファ層
- 86 n-Al_{0.5} Ga_{0.5} As/n-Al_{0.7} Ga_{0.3} の30ペアからなる下部DBRミラー
- 88 GaAs下部クラッド層
- 90 量子井戸活性層(Ga 0.63 In 0.37 N 0.009 AS 0.975 Sb 0.016 井戸層、GaN 0.018 AS 0.982 障壁層)
- 92 GaAs上部クラッド層
- 94 p-Al_{0.9} Ga_{0.1} As/p-GaAsの25ペアからなる上部DBRミラー
- 96 p-GaAsキャップ層
- 98 AlAs層
- 100 AI酸化層
- 102 円形溝
- 104 保護膜
- 106 p側電極
- 108 電極パッド
- 110 n側電極

【図13】



【書類名】

要約書

【要約】

【課題】 低しきい値で、且つ、特性温度の高い長波長帯半導体レーザを提供する。

【解決手段】 本半導体レーザ素子10は、活性層が高歪の $Ga_xIn_{1-x}As_{1-y}Sb_y$ 井戸層(但し、 $0.003 \le y \le 0.008$)を有する単一又は多重量子井戸構造として形成されている。本半導体レーザ素子は、例えばn-GaAs(100)面基板12上に、順次、成膜された、n-GaAs($n=1\times10^{18}cm^{-3}$)バッファ層14、 $n-In_{0.49}Ga_{0.51}P$ ($n=1\times10^{18}cm^{-3}$)クラッド層16、GaAs光閉じ込め層18、GaInAsSb単一量子井戸層を有するSQW活性層<math>20、GaAs光閉じ込め層22、及び $p-In_{0.49}Ga_{0.51}P$ ($p=1\times10^{18}cm^{-3}$)クラッド層24、p-GaAs($p=3\times10^{19}cm^{-3}$)コンタクト層26の積層構造を有する。SQW活性層は、圧縮歪2.82%の $Ga_{0.61}In_{0.39}As_{0.9968}Sb_{0.0032}量子井戸層の一層と、<math>GaAs$ 障壁層とから構成され、井戸は7.3nmである。

【選択図】

জা 1

出願人履歴情報

識別番号

[000005290]

1. 変更年月日 1990年 8月29日

[変更理由] 新規登録

住 所 東京都千代田区丸の内2丁目6番1号

氏 名 古河電気工業株式会社